⑩ 日本 国特 許 庁 (JP) ⑪実用新案出願公開

[®] 公開実用新案公報(U) 昭63-159460

	②実 願	昭62-50091	
❷考案の名称	カード読取装置		
G 06 K 17/ G 11 C 7/	3 1 5	7341-5B	審査請求 未請求 (全 頁)
G 06 K 17/ G 06 F 15/	02 335	D-6711-5B G-7343-5B B-6711-5B	
௵int,Cl.⁴	識別記号	庁内整理番号	@公開 昭和63年(1988)10月19日

小川

群馬県新田郡尾島町大字岩松800番地 三菱電機株式会社

群馬製作所内

願 昭62(1987)4月2日

⑪出 願 人 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

外2名 砂代 理 人 弁理士 大岩 増雄

明細響

- 1. 考案の名称 カード読取装置
- 2. 実用新案登録請求の範囲

3. 考案の詳細な説明

〔産業上の利用分野〕

本考案は、カード読取装置に係わり、特に複数のICカードのなかから特定のICカードの情報を読み出すものに関するものである。

〔従来の技術〕

従米、読み出し可能状態にセットされたICヵ

ードの情報を読み出して当該情報を演算処理する計算機を備えたカード読取装置においては、単一のICカード差込口に、ICカードを個々に差し込んで読み出していた。

[考案が解決しようとする問題点]

上記のように従来のカード説取装置において、 ICカードの情報読み出しを他のICカードの読み出しに切り換えるのは、該ICカードをその都度差し替えなければならず、操作性が悪いという問題点を有していた。

この考案は、このような問題点を解消するため になされたもので、操作性の良いカード読取装置 を得ることを目的とするものである。

[問題点を解決するための手段]

この考案に係わるカード読取装置は、複数のI Cカード装着部と、これら各ICカード装着部にセットされたICカードを選択する選択スイッチ部と、この選択スイッチ部からの信号に基づき、上記ICカードを読み出し可能状態にセットする選択手段とを設けたものである。

1.

〔作用〕

この考案においては、選択スイッチ部からの信号に基づき、選択手段が所望の I C カードを選択し、この選択した I C カードの情報を計算機が読み出す。

〔 実施例〕

第1図は、この考案によるカード読取装置の一 実施例としての外観図であり、第2図はその回路 構成図である。

図中、1 a~1 c は I C カードであり、 2 は 読み出し可能状態にセットされた I C カードの情報を読み出して当該情報を演算処理する計算機である。

3 a ~ 3 c は I C カード 1 a ~ 1 c を 差 し 込む カード 差 込口で あり、 I C カード の 装 着 部 を 構成 する。

5 は各カード差込口3 a ~ 3 c に差し込まれた I C カード 1 a ~ 1 c を選択する選択スイッチ部 であり、プッシュスイッチ 5 a ~ 5 c などから成っている。 6 は C の選択スイッチ部 5 からの信号

に基づき、上記 I C カード 1 a ~ 1 c を読み出し可能状態にセットする選択手段である。

1 0 ~ 1 2 は信号パスであり、これにより計算 機2は信号をやり取りし、I C カード 1 a ~ 1 c の情報を読み出す。

なお、選択手段 6 は排他回路 7 と選択信号出力 回路 8 から成っていて、さらに排他回路 7 は各 2 つの N A N D 回路 7 a と 7 b , 7 c と 7 d , 7 e と 7 f から成るフリップ・フロップ 回路 7 A , 7 B , 7 C と インバータ 7 g , 7 h , 7 i などから 成っている。

また、選択信号出力回路 8 は 0 R 回路 8 a ~ 8 c から成っていて、計算機 2 によって出力を制御されている。

次に、以上のように構成された本実施例の動作 を説明する。

まず、どのI C カード 1 a ~ 1 c の情報を読み出すかにより、そのI C カード 1 a ~ 1 c に対応する選択スイッチ部 5 のプッシュスイッチ 5 a ~ 5 c をオンする。これによりNAND回路 7 a と

1

7 b から成るフリップ・フロップ回路 7 A の出力が反転し、選択信号出力回路 8 の O R 回路 8 a の一方の入力端子の電位を「L」レベルにする。

O R 回路 8 a のもう一方の入力場子は、計算機 2 につながれていて、I C カード 1 a ~ 1 c の情報を読み出すとき、「L」レベルとなっており、 O R 回路 8 a の出力は「L」レベルの選択信号と して出力する。

従って、ICカード1 aが読み出し可能な状態 にセットされ、信号パス10~12によりICカード1 aの情報が計算機2に読み出される。

なお、フッシュスイッチ5aをオンし、フリップ・フロップ回路7Aが反転すると、その出力はインバータ7gを介し他のフリップ・フロップ回路7R,7Cの入力端子に入力されているので、プッシュスイッチ5aをオンした場合、ICカード1b,1cの情報を読み出す場合も、同様な動作で1Cカード1b,1cを選択することができる。

なお、プッシュスイッチ5aをオンし、すぐに

オフしても、フリップ・フロップ回路**7**Aは別の プッシュスイッチ**5**b,**5**cがオンされるまで状態を保持している。

〔考案の効果〕

4. 図面の簡単な説明

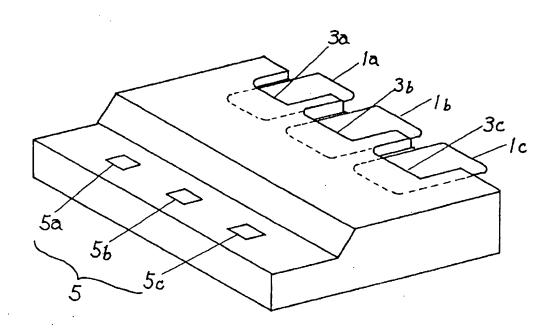
第1図はこの考案の一実施例を示す外観図、第 2図はその回路構成図である。

図において、1 a~1 c は I C カード、2 は計算機、3 a~3 c は I C カード差込口 (I C カー

ド装着部)、5は選択スイッチ部、6は選択手段 である。

代理人 大 岩 増 雄(外2名)

才 1 図



1a~1c: IC n- F

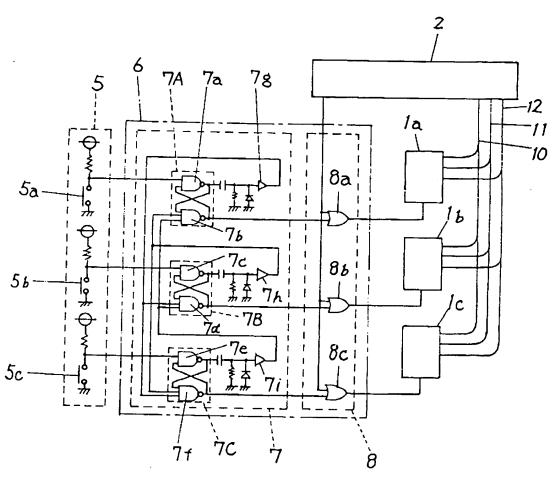
3a~3c: ICカ-ド装着部 5 : 選 択スイッチ部

792

実開 63-159460

代理人 大岩增雄

才 2 図



2: 計算機 6: 建拟÷投

793

実開 63-15940

代理人 大 岩 増 雄